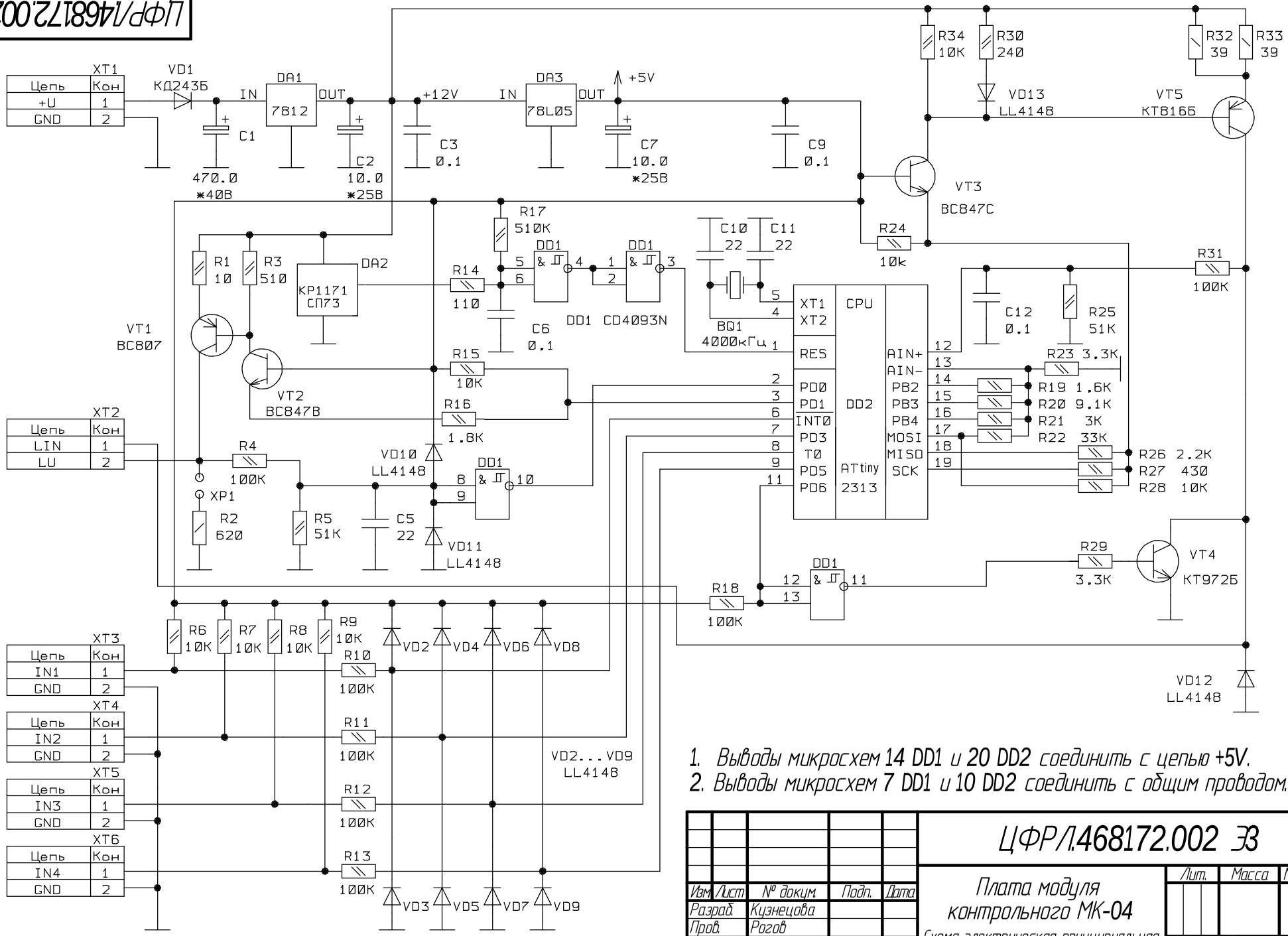

1. *Выводы микросхем 14 DD1 и 20 DD2 соединить с цепью +5V.*
2. *Выводы микросхем 7 DD1 и 10 DD2 соединить с общим проводом.*

					ЦФРЛ.468172.002 Э3		
Изм.	Лист	№ докум.	Подп.	Дата	Плата модуля контрольного МК-04	Лит.	Масса / Масштаб
Разраб.		Кузнецова					1:1
Пров.		Рогов			Схема электрическая принципиальная	Лист	Листов 1
Т.контр.							
Н.контр.					Плата печатная 152-03		
Утв.		Федерольф					

Копировал Формат А3

Перв. примен. ЦФРЛ.468172.002
Справ. №
Подп. и дата
Инв. № дубл.
Взам. инв. №
Подп. и дата
Инв. № подл.